

Fotónica en el PERTE Chip

Financiación, iniciativas y experiencias de la industria española

Organizado por:



Fecha: 25 de enero de 2024

Lugar: Edificio I+D. Campus Río Ebro.
Sala de Conferencias (1r piso).
I3A. Universidad de Zaragoza.
C/Mariano Esquillor s/n
50018, Zaragoza

[Coordenadas GPS \(Google Maps\):](#)
Latitud 41.684815, -0.887275 Longitud

Más info general sobre [cómo llegar aquí](#).



Objetivo de la Jornada

El objetivo de la jornada “Fotónica en el PERTE Chip” es visibilizar y poner en contacto a las principales actividades relacionadas con la Fotónica y el PERTE Chip que se están desarrollando en nuestro país en tres ámbitos independientes: la financiación, las iniciativas lanzadas actualmente en España, y las necesidades de la industria nacional. Se pretende poner en contacto durante la jornada a todos estos actores para acelerar el desarrollo y ejecución de los proyectos existentes y para explorar el lanzamiento de otros nuevos.

Al final de la Jornada tendrá lugar la celebración de la Asamblea de la Plataforma Española de Fotónica, Fotónica21.

Agenda

Parte 1: Financiación, iniciativas y experiencias de la industria española

Hora	Título	Ponente	Entidad
9:00	<i>Recepción y registro de participantes.</i>		
9:20	Bienvenida	Ignacio Garcés y Carles Oriach	Fotónica 21
Bloque 1: Instrumentos de financiación.			
9:30	PERTE Chip: Oportunidades para la industria española.	Álvaro Pereda Arce Coordinador del Área de Semiconductores (Gabinete de la Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales)	MINETAD
9:55	Un ecosistema unido: la clave para el éxito del PERTE CHIP	Alfonso Gabarrón González Gerente	AESEMI
10:20	Ayudas para la Colaboración Público-Privada	M ^a Ángeles Ferre González Jefa de la Subdivisión de Programas Temáticos Científico-Técnicos	AEI
10:45	Convocatorias Chips JU - 2024.	Enrique Pelayo Campillos Punto Nacional de Contacto (Digital - Clúster 4 de Horizonte Europa)	CDTI
11:10	Photonics21 and the Chips Act	Markus Wilkens Head of Operations	Photonics21
11:35	<i>Pausa café</i>		



Con la colaboración de:



Bloque 2: Iniciativas españolas.			
12:00	SPARC: Una foundry comercial III-V. Estado actual y perspectivas de futuro	Francisco J. Díaz Otero Prof. Titular U.Vigo y Director General de SPARC FOUNDRY SL	SPARC
12:20	Empaquetado y test de altos volúmenes en España. Una experiencia 'Firsts of a Kind'.	Carlos Pardo CEO y Cofundador	KDPOF
12:40	Spain for PICs: Vision and Strategy	Pascual Muñoz Catedrático y Director - UPVfab Micro-fabrication pilot line	Pix Spain/UPV
13:00	VLC Photonics y la fotónica integrada en el PERTE y la EU Chips Act	Iñigo Artundo CEO	VLC Photonics
13:20	<i>Pausa</i>		
Bloque 3: Experiencias y necesidades de la industria española.			
13:40	Fotónica Tecnología Core de Innovación para Navantia	Luis Galo Barahona Arroyo Responsable de Proyectos	MONODON (NAVANTIA)
14:00	Fuente de fotones individuales basada en puntos cuánticos de semiconductores III-V y detector de fotones individuales basado en pozos cuánticos de semiconductores III-V: Hacia un transceptor QKD en Circuito Integrado Fotónico	Francisco Javier Cruz Hernández I+D Fotónica y Guerra Electrónica	TECNOBIT-OESIA
14:20	Retos y oportunidades en la creación de una cadena de valor de láseres de semiconductor. El caso de Monocrom.	Carles Oriach Font Director de estrategia y desarrollo	MONOCROM
14:40	MW Photonics, maduración tecnológica enfocada en aplicaciones de EW	Manuel Rodrigo Oltra Ingeniero de Sistemas Experto en Microwaves Photonics	INDRA
15:00	Conclusiones y cierre de la Jornada		
15:20	<i>Almuerzo de conexiones</i>		

Parte 2: Asamblea 2024

Hora	Título	Ponente	Entidad
16:30	Informe de actividades	Santiago Royo	Fotónica21
16:50	Elección del Comité de Representantes		
17:20	<i>Cierre de Asamblea</i>		

Registro

Podéis realizar vuestra inscripción a la jornada completando el siguiente [formulario de registro](#).